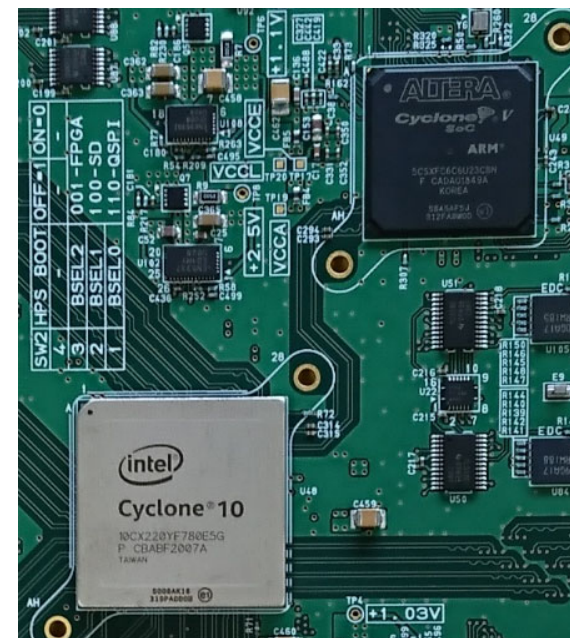
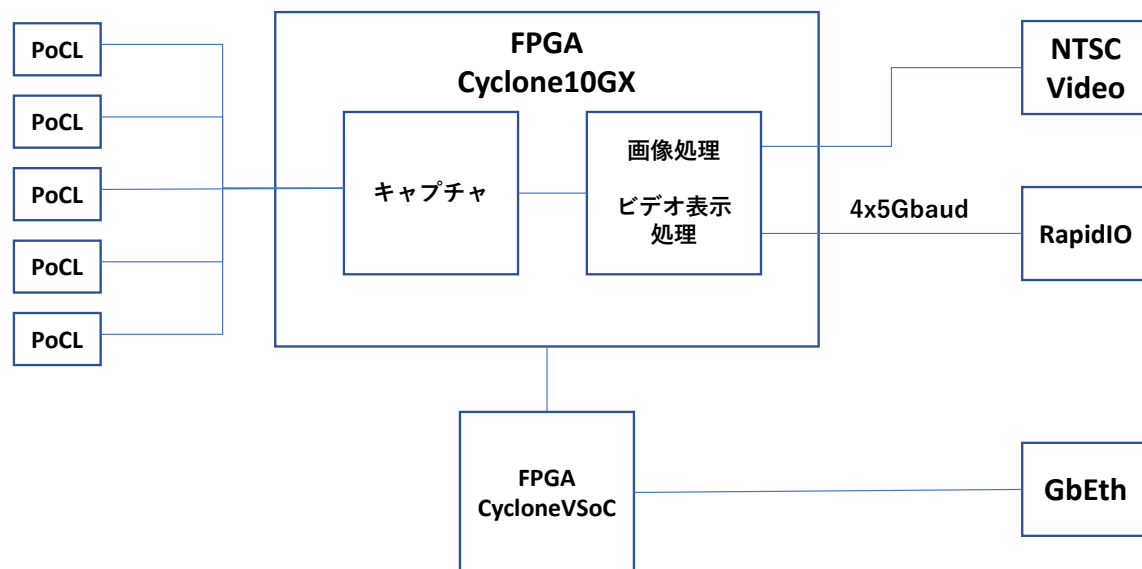


アプリケーション例

～低価格FPGAで実現するRapidIOを利用した画像処理ボード～



高速・低遅延のRapidIOにより、画像を用いた高速なポジショニング制御を実現

特徴

- ・最大5台のPoCLカメラ接続、個別の露光制御、または同期した露光制御
- ・キャプチャした画像の伸縮、積算等のフロントエンド画像処理の実行
- ・RapidIO経由で単一のCPU、またはカメラごと個別のCPUへ画像転送
- ・画像のモニタリング出力、ネットワークへの転送